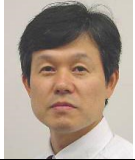


低歪・低ノイズ・低消費電力を実現したスイッチングアンプ

研究概要

テレビや携帯機器のオーディオ回路には小形低コストなスイッチングアンプ(D級アンプ)が用いられるようになりました。しかし、高周波雑音抑制に要するコストと小形化への制約が生じる共に、信号歪の発生も課題となっています。本アンプにより、これらの課題を解決できます。



理工学部 電気電子情報工学科

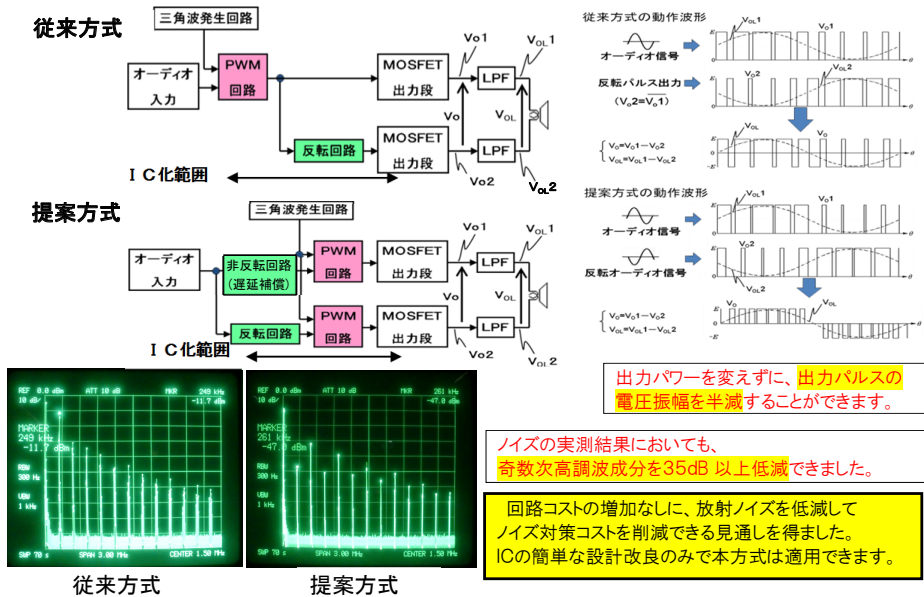
佐野 勇司 准教授 Yuji Sano

研究キーワード: オーディオ アンプ ノイズ 歪み

URL: <http://www2.toyo.ac.jp/~ysano/index.html>

研究シリーズの内容

提案方式においては、IC内の信号反転回路の位置を変えコンパレータ(PWM回路)を追加するのみで、**ノイズの半減**によるアンプの小形低コスト化と差動駆動による**信号歪の半減**が可能です。



活用例・産業界へのアピールポイント

- ① AV製品・映像機器・オーディオ機器の製造業の製造業
- ② 集積回路・半導体

特記事項(関連する発表論文・特許名称・出願番号等)

- ① 増幅器(特許第 5283060 号)
- ② D級増幅器(特許第 5733838 号)
- ③ D級増幅器(国際出願 PCT/JP2011/53730)